

102

器出力と中間周波阻止ろ波器の比較により同期検出を行うため、誤同期のない同期回路が得られる。

4. 図面の簡単な説明

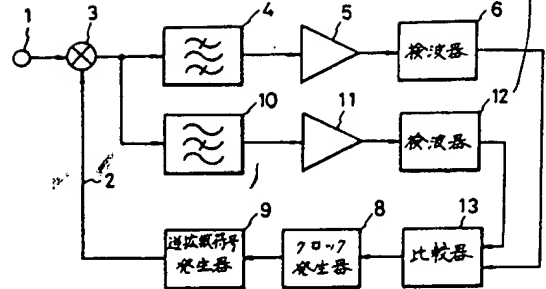
第1図はこの発明の一実施例を示すブロック図、第2図は中間周波ろ波器および阻止ろ波器特性を示すグラフ、第3図および第5図は他の実施例を示すブロック図、第4図および第6図は第3図および第5図に用いるろ波器の特性を示すグラフ、第7図は従来の方式による装置の一例を示すブロック図、第8図は第7図の回路の特性を示すグラフである。

1・・・受信信号、2・・・局部基準信号、3・・・相関器、4・・・中間周波ろ波器、5・・・中間周波増幅器、6・・・検波器、10・・・中間周波阻止ろ波器、11・・・中間周波増幅器、12・・・検波器、13・・・比較器。

なお図中同一符号は同一又は相当部分を示す。

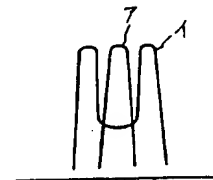
代理人 大 岩 増 雄

第1図

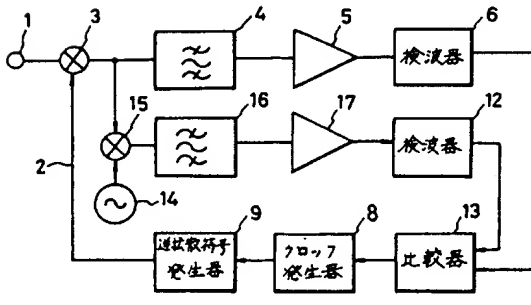


- 1: 受信信号, 4: 中間周波ろ波器,
2: 局部基準信号, 5, 11: 中間周波増幅器,
3: 相関器, 10: 中間周波阻止ろ波器,

第2図

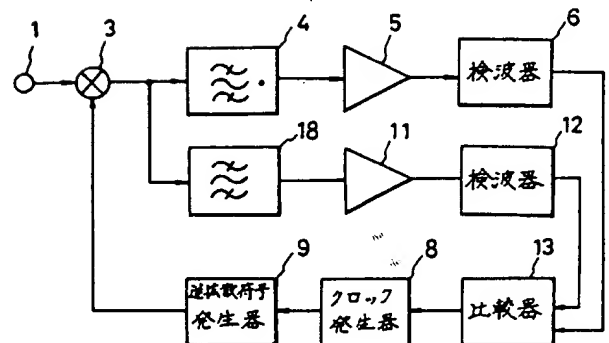


第3図



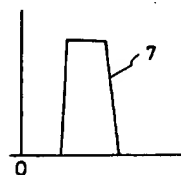
- 14: 中間周波変換器, 16: 帯域ろ波器,
15: ミキサ, 17: 低周波増幅器,

第5図



- 18: 中間周波ろ波器

第4図



第6図

